



# Institutskolloquium

Mittwoch, 21.05.2025

- 10:00 Herr Constantin Birkert (FA)  
Betreuer: C. Köhler  
*Design und Implementierung einer modularen "Performance Monitoring Unit" (PMU) für ein prototypisches Rechnersystem mit einem 64-Bit RISC-V Prozessor*
- 10:30 Herr Sebastian Fees (FA)  
Betreuer: C. Köhler, M. Meyer  
*Implementierung einer RISC-V Erweiterung zum Schutz von Rücksprung-adressen mit Shadow Stacks für ein prototypisches Rechnersystem in VHDL*