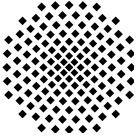


Institutskolloquium

Freitag, 07.06.2024

Raum 1.348, Pfaffenwaldring 47, 70569 Stuttgart

- 10:00 Herr Tobias Hofmann (FA)
Betreuer: M. Meyer
Entwurf einer Grafikeinheit für ein experimentelles Rechnersystem in VHDL mit Ansteuerung einer HDMI-Schnittstelle auf einem FPGA-Entwicklungsboard
- 10:30 Frau Leyla Ekinici (BA)
Betreuer: C. Köhler, M. Meyer
Entwurf und Implementierung eines USB-Treiber-Frameworks für ein prototypisches Rechnersystem mit einem 64-Bit RISC-V Prozessor

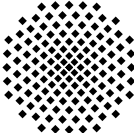


Institutskolloquium

Freitag, 07.06.2024

Raum 1.348, Pfaffenwaldring 47, 70569 Stuttgart

- 10:00 Herr Tobias Hofmann (FA)
Betreuer: M. Meyer
Entwurf einer Grafikeinheit für ein experimentelles Rechnersystem in VHDL mit Ansteuerung einer HDMI-Schnittstelle auf einem FPGA-Entwicklungsboard
- 10:30 Frau Leyla Ekinici (BA)
Betreuer: C. Köhler, M. Meyer
Entwurf und Implementierung eines USB-Treiber-Frameworks für ein prototypisches Rechnersystem mit einem 64-Bit RISC-V Prozessor

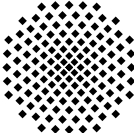


Institutskolloquium

Freitag, 07.06.2024

Raum 1.348, Pfaffenwaldring 47, 70569 Stuttgart

- 10:00 Herr Tobias Hofmann (FA)
Betreuer: M. Meyer
Entwurf einer Grafikeinheit für ein experimentelles Rechnersystem in VHDL mit Ansteuerung einer HDMI-Schnittstelle auf einem FPGA-Entwicklungsboard
- 10:30 Frau Leyla Ekinici (BA)
Betreuer: C. Köhler, M. Meyer
Entwurf und Implementierung eines USB-Treiber-Frameworks für ein prototypisches Rechnersystem mit einem 64-Bit RISC-V Prozessor



Institutskolloquium

Freitag, 07.06.2024

Raum 1.348, Pfaffenwaldring 47, 70569 Stuttgart

- 10:00 Herr Tobias Hofmann (FA)
Betreuer: M. Meyer
Entwurf einer Grafikeinheit für ein experimentelles Rechnersystem in VHDL mit Ansteuerung einer HDMI-Schnittstelle auf einem FPGA-Entwicklungsboard
- 10:30 Frau Leyla Ekinici (BA)
Betreuer: C. Köhler, M. Meyer
Entwurf und Implementierung eines USB-Treiber-Frameworks für ein prototypisches Rechnersystem mit einem 64-Bit RISC-V Prozessor