



Institutskolloquium

Mittwoch, 18.10.2023

Raum 1.348, Pfaffenwaldring 47, 70569 Stuttgart

- 13:00 Herr Louis Petrick (FA)
Betreuer: C. Köhler
Design und Implementierung einer modularen Ein-/Ausgabeeinheit für Peripheriegeräte eines 64-Bit RISC-V Prozessors
- 13:30 Herr Constantin Birkert (BA)
Betreuer: C. Köhler
Entwicklung eines RISC-V Emulators als Web-Anwendung
- 14:00 Herr Tim Büsing (FA)
Betreuer: M. Meyer
Entwurf und Implementierung eines PCI Express Root Complex für ein experimentelles objektbasiertes Rechnersystem in VHDL